

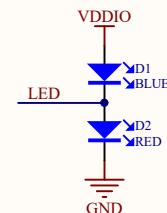
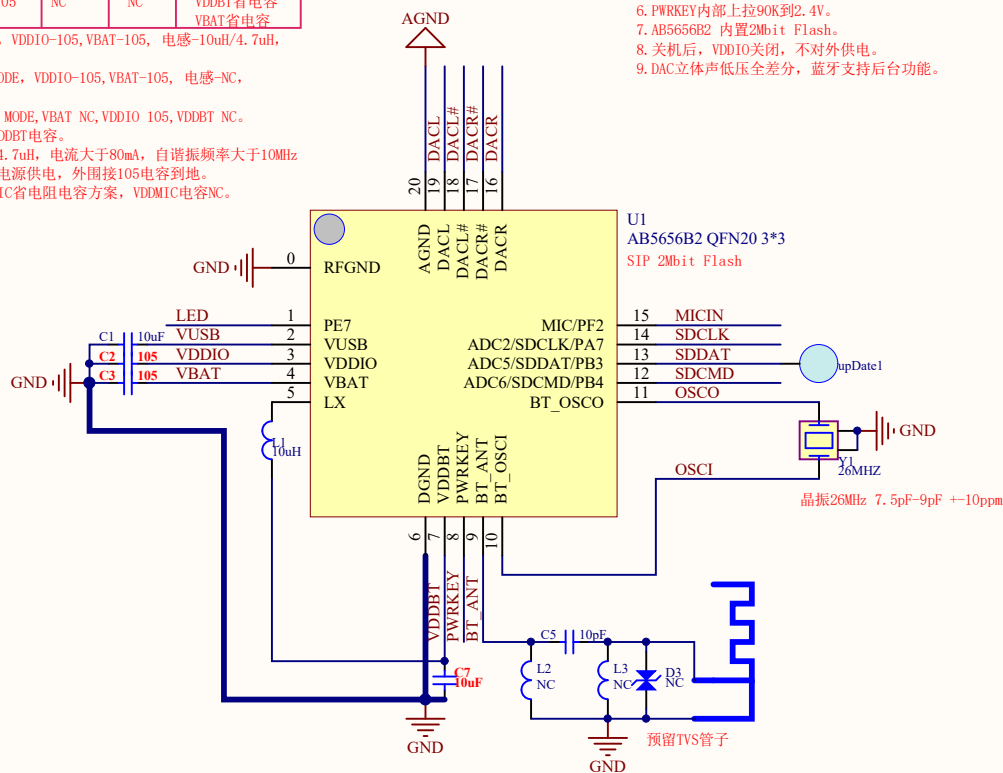
AB5656B2 PMU说明:

方案	VBAT	VDDIO	电感	VDDBT	软件配置
BUCK 低功耗	105	105	4.7uH/ 10uH	106	BUCK MODE
LDO 普通	105	105	NC	105	LDO MODE
LDO 省外围	NC	105	NC	NC	LDO MODE VDDBT省电容 VBAT省电容

1. 低功耗BUCK MODE, VDDIO-105, VBAT-105, 电感-10uH/4.7uH, VDDBT-106。
2. 省电电感模式LDO MODE, VDDIO-105, VBAT-105, 电感-NC, VDDBT-105。
3. 最省外围配置LDO MODE, VBAT NC, VDDIO 105, VDDBT NC。
软件需要配置为省电VDDBT电路。
4. 电感要求: 10uH/4.7uH, 电流大于80mA, 自谐振频率大于10MHz
5. VDDMIC电源为MIC电源供电, 外围接105电容到地。
6. 方案采用驻极体MIC省电阻电路方案, VDDMIC电容NC。

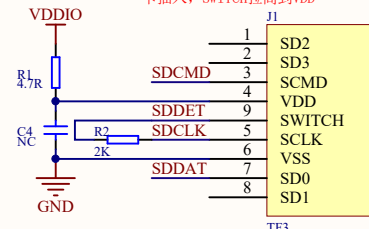
说明:

1. 主控逻辑电路, 尽量靠近主控, 回路尽量短。
2. 晶振频偏可使用原厂提供的测试盒无线测试与校正。
3. 晶振规格: 26M 9pF或 7.5pF负载 $\pm 10\text{ppm}$ 。
4. 程序可以设置长如PWRKEY 10S复位。或者VUSB充放电插入复位。
5. PWRKEY低于0.9V为逻辑低。复位源与开机触发有效。
6. PWRKEY内部上拉90K到2.4V。
7. AS65662E 内置2Mbit闪存。
8. 关机后, VDDIO关闭, 不对外供电。
9. DAC立体声高低差全差, 蓝牙支持后台功能。



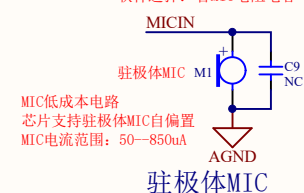
LED

TF短卡座 1.70H 简易式 T-FLASH
卡插入，SWITCH拉高到VDD

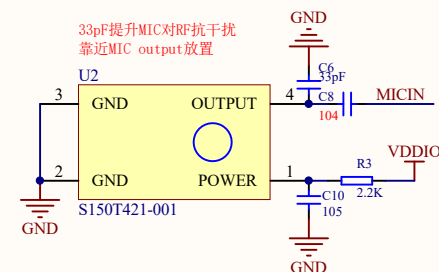


SD

软件选择：省MIC电阻电容

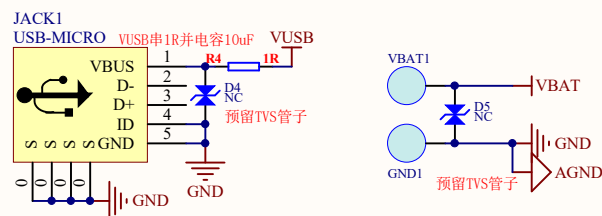


33pF提升MIC对RF抗干扰
靠近MIC output放置



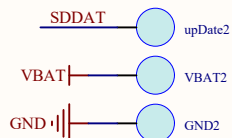
MIC

AB5656B2 QFN20-3*3 运动款插卡蓝牙耳机V1.1



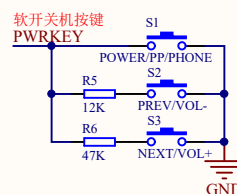
POWER

升级接口预留：
组1：VBAT/GND/PB3



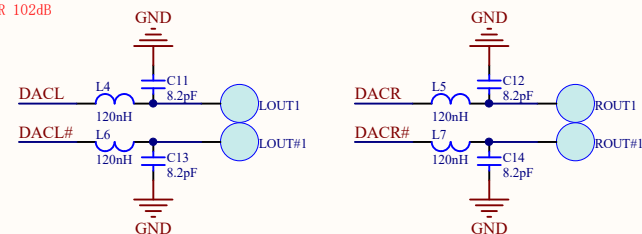
upDate

PWRKEY 可做5个ADKEY
PWRKEY内置90K上拉
按键分别使用：0R/12K/47K/150K/470K



KEY

软件设置为差分双声道
27.6mW@16R, 18.4mW@32R
DAC SNR 102dB



Earphone